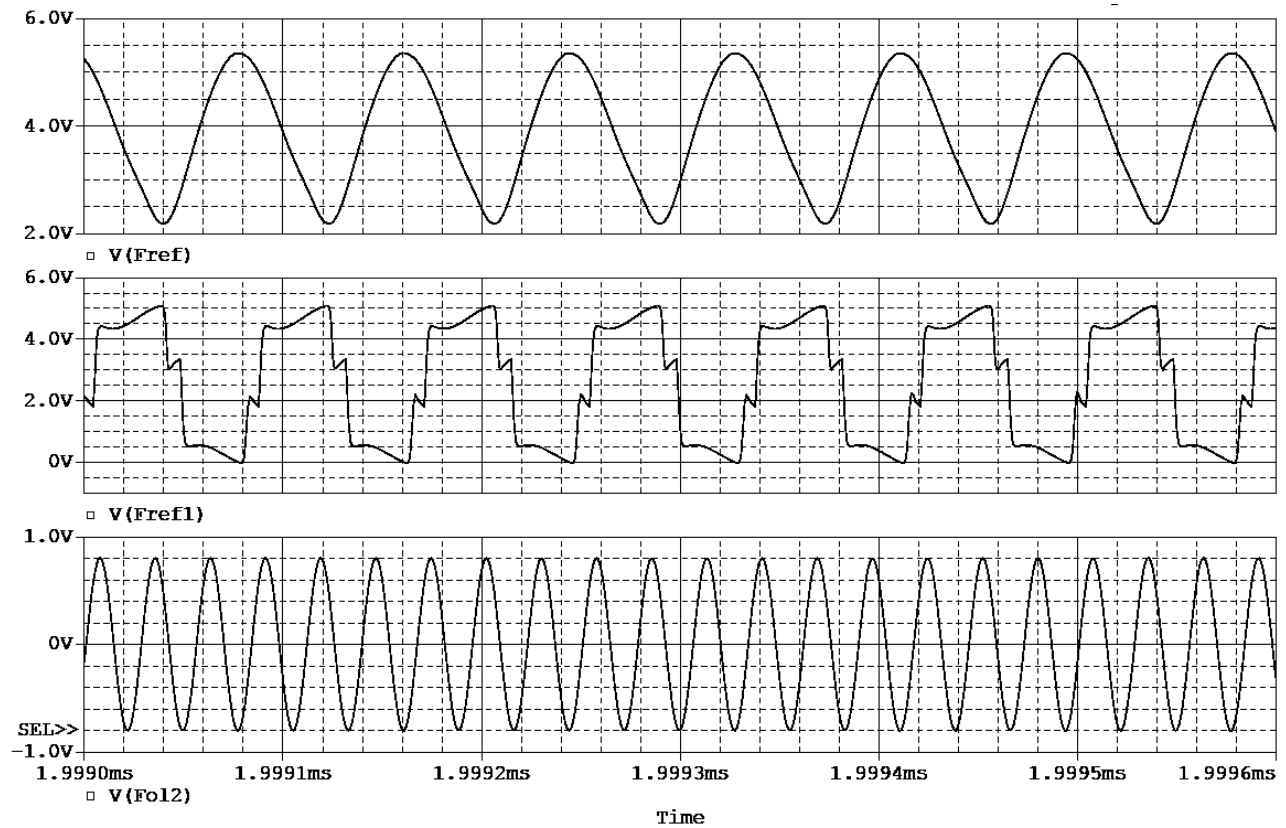


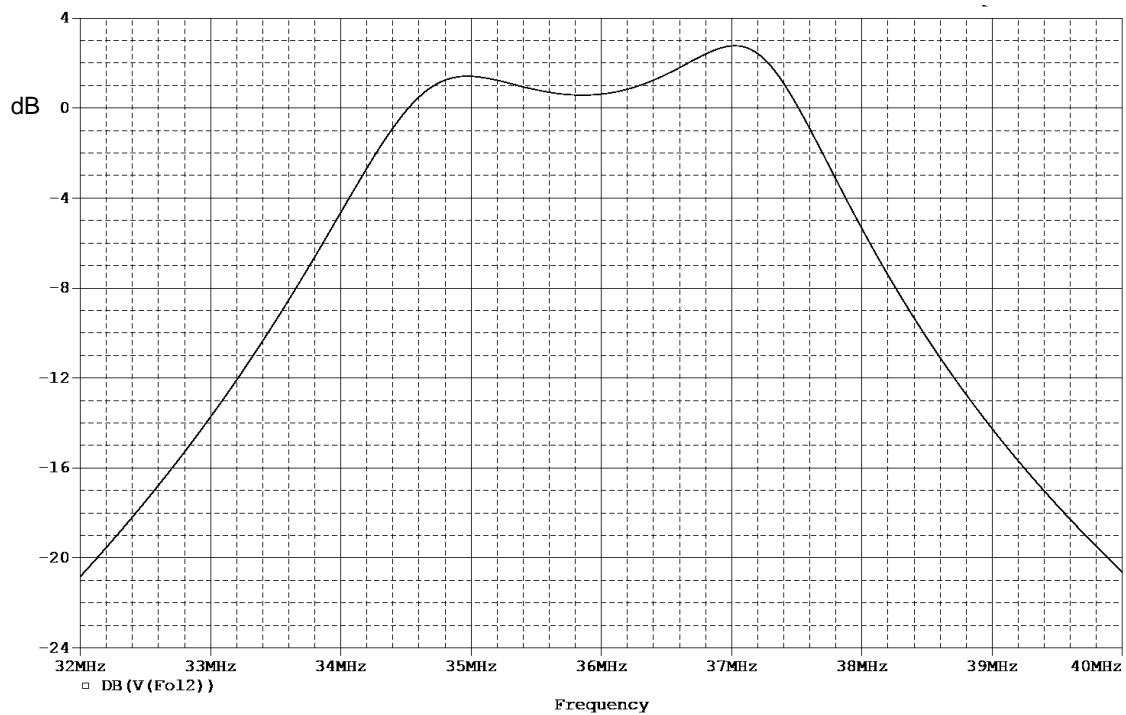
DOCUMENT RÉPONSE

Q19



Fréquence de V(Fref) : Fréquence de V(F_{o12}) :

Q21



BTS SYSTÈMES ÉLECTRONIQUES – Étude d'un Système Technique		Session 2013
U4.1 – Électronique – Document réponse	13SEE4EL1	Page : BR1/4

Q35, Q37, Q38

	Entrée de la fonction FS1.2	Sortie de la fonction FS1.4
Puissance (dBm)	-130	
Puissance (W)		
Valeur efficace de la tension (µV)		

Q39

	État récessif		État dominant	
	Ligne CANL	Ligne CANH	Ligne CANL	Ligne CANH
Valeur typique de la tension (V)				

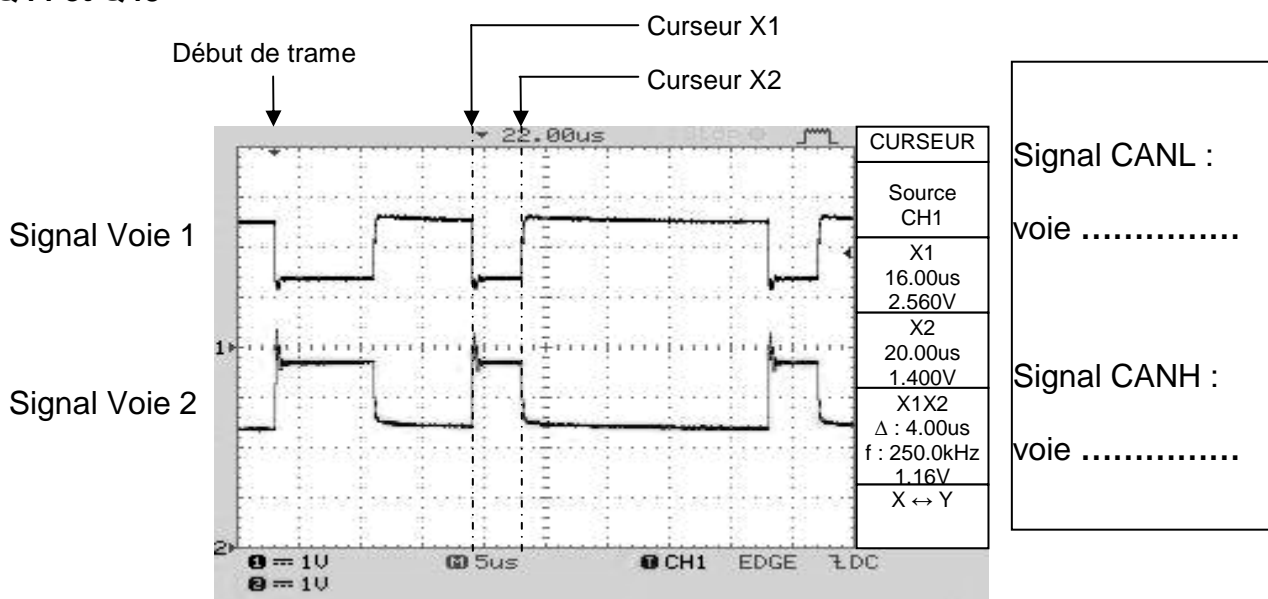
Q40

Niveau sur le bus CAN	Niveau logique sur les broches RXD ou TXD
État récessif	
État dominant	

Q41, Q43

Niveau logique de RXD	Intensité du courant dans R121 (mA)	Tension en RxDC (V)	Niveau logique de RxDC
'0'			
'1'			

Q44 et Q45



Durée d'un bit : µs

Débit binaire :kbits/s

BTS SYSTÈMES ÉLECTRONIQUES – Étude d'un Système Technique	Session 2013
U4.1 – Électronique – Document réponse	13SEE4EL1 Page : BR2/4

Q46, Q47, Q48, Q49

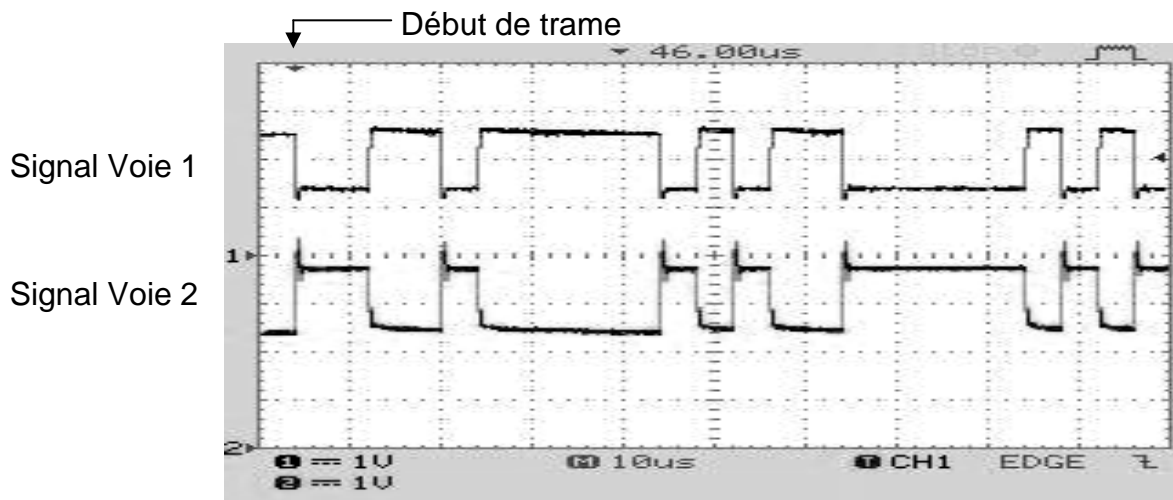


Tableau 1

États récessifs (R) ou dominants (D) de la trame CAN ci-dessus																			

Tableau 2

Niveau logique des bits successifs de la trame, après avoir éliminé les bits de remplissage																			
SOF	I29	I28	I27	I26	I25	I24	I23	I22	I21	I20	I19	SRR	IDE	I18	I17	I16	I15	I14	I13

Tableau 3

Reconstitution du début de l'identifiant de la trame proposée																
Valeurs des bits	I29	I28	I27	I26	I25	I24	I23	I22	I21	I20	I19	I18	I17	I16	I15	I14
Valeur hexadécimale de chaque groupe de bits																

Q50, Q51 et Q52

```
// Configuration du Timer1
```

```
TMOD = 0x20;
```

```
// Initialisation du Timer1
```

```
TH1 = ..... ; // À compléter
```

```
TL1 = TH1;
```

```
TCON = 0x40;
```

BTS SYSTÈMES ÉLECTRONIQUES – Étude d'un Système Technique		Session 2013
U4.1 – Électronique – Document réponse	13SEE4EL1	Page : BR4/4

