

# DOCUMENTS RÉPONSE

Q7.

1600  
TD1316/SPHP

TUNER

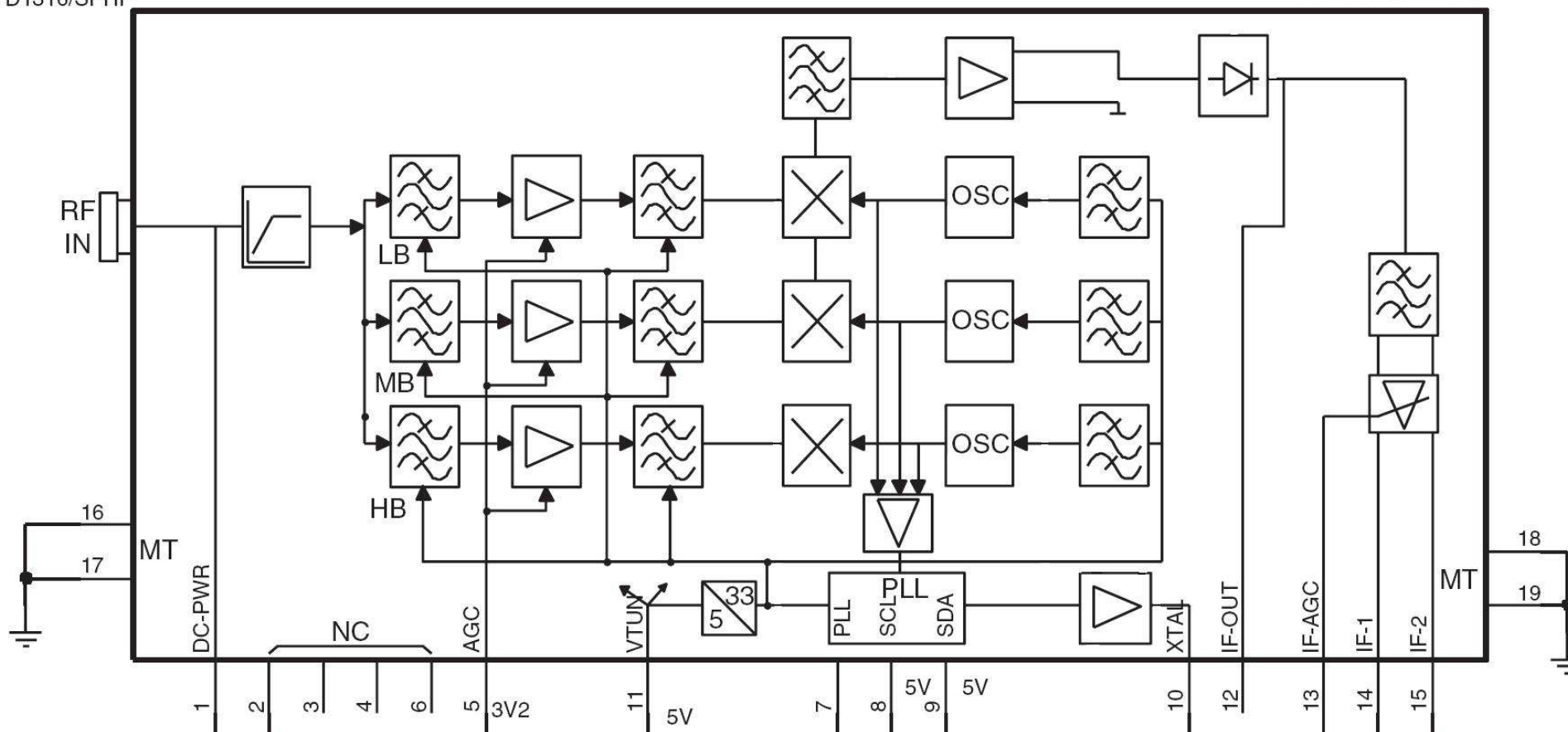
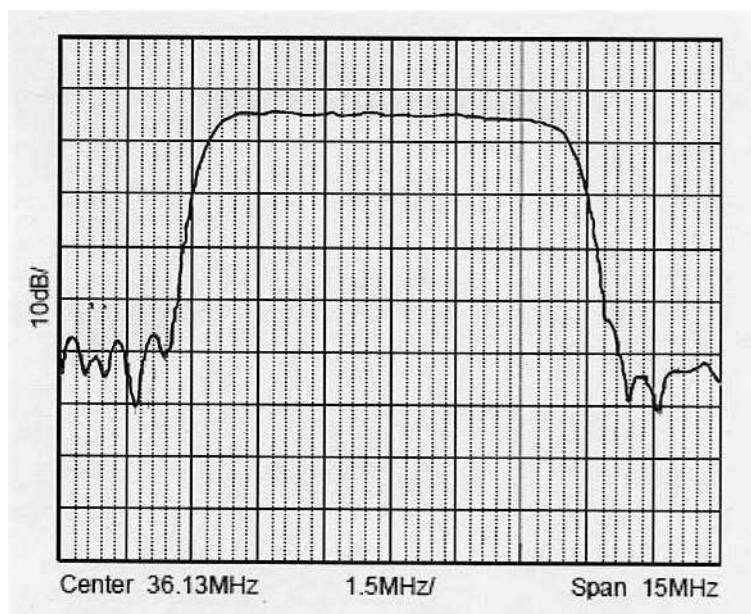


Figure 1 : Schéma bloc du Syntoniseur

Session 2012	BTS Systèmes Électroniques Épreuve U41- Électronique	Page BR1 sur 4
12SEE4EL1	Documents réponse	

**Q10.**



**Figure 2 : Réponse en fréquence du filtre SAW de sortie**

**BP(SAW) =**

**Justification :**

**Q11, Q12, Q14, Q15, Q16.**

Nom	Octet	MSB								LSB	ACK
Addressbyte	1										A
Prog. Divider Byte 1	2										A
Prog. Divider Byte 2	3										A
Control Data Byte 1	4		1				0	1	0		A
Control Data Byte 2	5										A

**Tableau 2 : Configuration Syntoniseur**

Session 2012	BTS Systèmes Électroniques Épreuve U41- Électronique	Page BR2 sur 4
12SEE4EL1	Documents réponse	

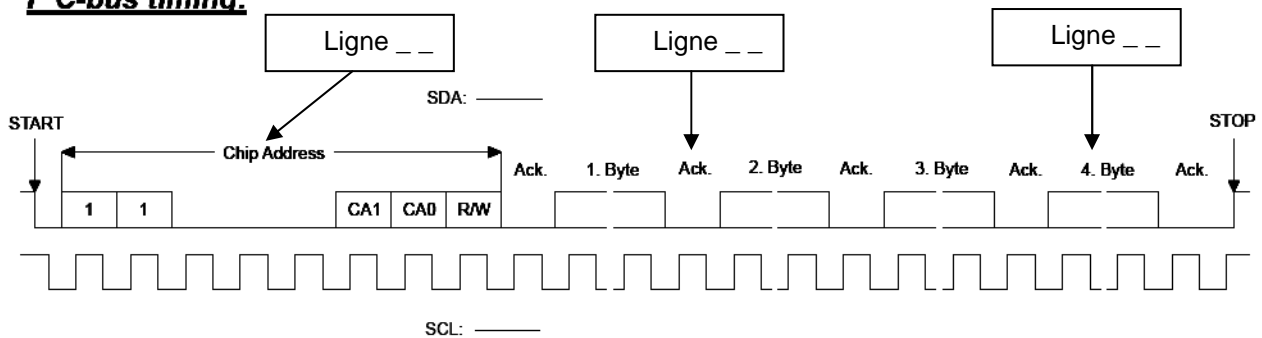
Q17.

**// Fonction de configuration du Tuner via le bus I2C**

// Paramètres d'entrée ; Adresse, Prog. Divider Byte 1, Prog. Divider Byte 2, Control Data Byte 1,  
// Control Data Byte 2

```
void Config_Tuner (unsigned char ADDRESS_I2C, unsigned char PDB1, unsigned char PDB2,
                  unsigned char CDB1, unsigned char CDB2)
{
1   I2C_Free();                // vérifie que le bus I2C est libre
2   I2C_Start();              // envoie le signal de début de transmission I2C
3   WRITE_I2C( ADDRESS_I2C ); // l'adresse est envoyée sur le bus
4   I2C_AckEsclave();         // attend la réception du bit d'acquittement de l'esclave
5   WRITE_I2C ( PDB1 );       // la donnée est envoyée sur le bus
6   I2C_AckEsclave();
7   WRITE_I2C ( PDB2 );       //
8   I2C_AckEsclave();
9   WRITE_I2C ( CDB1 );       //
10  I2C_AckEsclave();
11  WRITE_I2C ( CDB2 );       //
12  I2C_AckEsclave();
13  I2C_Stop();               // envoie le signal de fin de transmission I2C
}
```

**I<sup>2</sup>C-bus timing:**

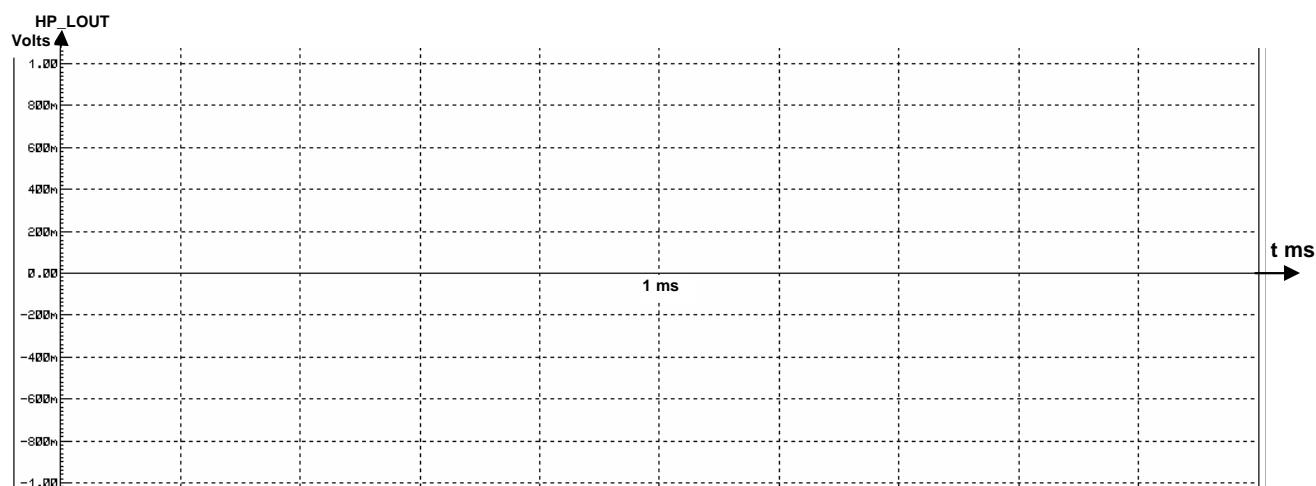
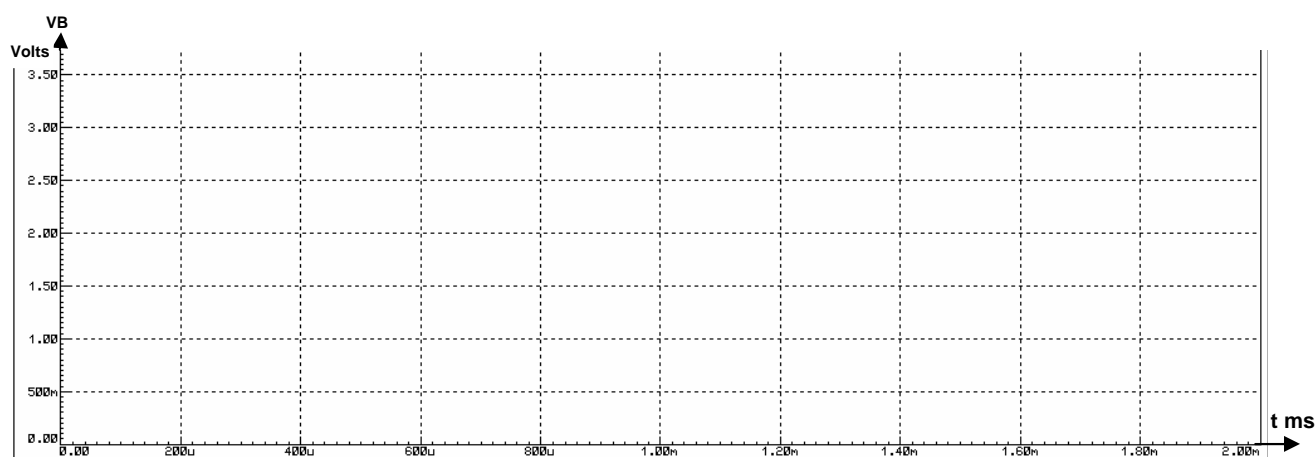
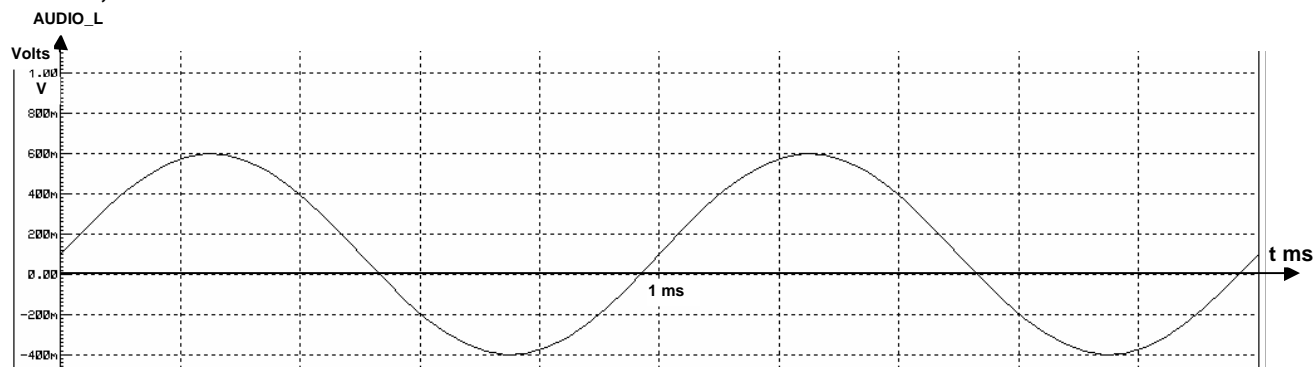


Q19.

- Paramètre d'entrée en décimal → **Delay**\_\_\_\_\_ (\_\_\_\_);

Session 2012	BTS Systèmes Électroniques Épreuve U41- Électronique	Page BR3 sur 4
12SEE4EL1	Documents réponse	

**Q25, Q26.**



**Q28.**

SOUND-ENABLE	Conditions sur V(ENABLE)	Mode (TDA8931)
"0"		
"1"		

**Tableau 3 : Modes de fonctionnement du TDA8931**

Session 2012	BTS Systèmes Électroniques Épreuve U41- Électronique	Page BR4 sur 4
12SEE4EL1	Documents réponse	